

Studien- und Prüfungsplan für den *Masterstudiengang Embedded Systems (MES) PO5* (Studienbeginn ab WS 2008/09)

Pflicht-Module und Lehrveranstaltungen ¹⁾	Modul- / LV- nummer	Gesamt		1. Sem.		2. Sem.		3. Sem.		Prüfungs- semester	Prüfungsart ²⁾	Prüfungsdauer in Minuten (PLK)	Gewichtung der Note zur Bildung der Gesamtnote
		SWS	ECTS	SWS	ECTS	SWS	ECTS	SWS	ECTS				
1. Systementwurf	MNS5010	5	7										
System-Modellierung und Formale Sprachen	MNS5011	2	3	2	3					1	PLK/PLM	120	7
Diskrete Mathematik	MNS5012	1	1	1	1								
Verteilte Systeme	MNS5013	1	1	1	1								
Labor Verteilte Systeme	MNS5014	1	2	1	2					1	UPL	90 ⁵⁾	
2. Hardware-Entwurf	EEN5010	8	10										
Rechnersysteme	EEN5011	2	2			2	2			2	PLK/PLM	60	3
Systems on Chip	EEN5012	4	5	4	5					1	PLK/PLM	90	7
Labor Systems on Chip	EEN5013	2	3			2	3			2	UPL	90 ⁵⁾	
3. Software-Design	CEN5010	6	8										
Software für eingebettete Systeme	CEN5011	2	3	2	3					2	PLK/PLM	120	8
Modellgestütztes Software-Engineering	CEN5012	2	3			2	3						
Labor Software-Design	CEN5013	2	2			2	2			2	UPL	90 ⁵⁾	
4. Signaldarstellung und Informationsübertragung	EEN5020	8	9										
Signalverarbeitungssysteme	EEN5021	2	2	2	2					1	PLK/PLM	60	3
Sensoren und Aktoren	EEN5022	2	2	2	2					1	PLK/PLM	60	3
Drahtlose eingebettete Systeme	EEN5023	3	3	3	3					1	PLK/PLM	60	3
Labor Drahtlose eingebettete Systeme	EEN5024	1	2			1	2			2	UPL	90 ⁵⁾	
5. Projekt Management	GMT5040	4	4										
Planspiel Projekt- und Prozessmanagement	GMT5041	2	2	2	2					1	UPL		
Führungs- und Teamkompetenz	GMT5042	2	2			2	2			2	UPL		
6. Technikrecht	LAW5200	4	6										
Technik- und Produkthaftungsrecht	LAW5202	2	3			2	3			2	PLK/PLM/PLP/PLH/PLR	120	6
Gewerblicher Rechtsschutz	LAW5201	2	3			2	3						
7. Projektarbeit	EEN5050	1	6										
Projektarbeit	EEN5051	1	6			1	6			2	(PLP/PLH)+PLR		6
8. Wahlpflichtmodule	-	6	6										
Vertiefungsmodul ³⁾	-	6	6	2	2	4	4			2	(von Lehrveranstaltungen abhängig)		6
9. Interdisziplinäre Wahlveranstaltungen⁴⁾	-	4	4										
Wahlfach A	-	2	2	2	2					1	(von Lehrveranstaltung abhängig)		2
Wahlfach B	-	2	2	2	2					1	(von Lehrveranstaltung abhängig)		2
10. Master Thesis	THE6999		30						30		PLT		20
Summe		46	90	26	30	20	30	0	30				76

1) Ein Teil der Lehrveranstaltungen kann sowohl in deutscher als auch in englischer Sprache durchgeführt werden.

2) Sind mehrere Prüfungsarten angegeben, so bestimmt der Prüfer die Art der Prüfung. Die **fett** gedruckte Prüfungsart wird verwendet, wenn keine andere Prüfungsart vom Prüfer angegeben ist ("Default").

3) Im Vertiefungsmodul sind nach Angebot - in Absprache mit dem Studiendekan des Masterstudiengangs Embedded Systems - drei Lehrveranstaltungen zu wählen. Die Semesterzuordnung kann variieren.

4) Im Bereich "Interdisziplinäre Wahlveranstaltungen" bestehen - in Absprache mit dem Studiendekan des Masterstudiengangs Embedded Systems - Wahlmöglichkeiten aus dem Angebot der Master-Studiengänge der Fakultät für Technik, der Fakultät für Wirtschaft und Recht oder der Fakultät für Gestaltung.

Die Anzahl der Wahlfächer und deren Semesterzuordnung kann variieren. Es muss mindestens die angegebene Anzahl von ECTS Credits erreicht werden.

Die Wahlfächer müssen paarweise verschieden sein zu anderen gewählten oder verpflichtenden Lehrveranstaltungen des Masterstudiengangs Embedded Systems.

5) Bei UPL, wenn sie eine Klausur darstellt.